

製品仕様書 SPECIFICATIONS

名称 DEVICE TYPE NAME

スイッチングレギュレータ STR-G6351 (LF1129)
Switching regulator type STR-G6351(LF1129)

1. 適用範囲

Scope

この規格は、スイッチングレギュレータ用ハイブリッドIC STR-G6351について適用する。
The present specifications shall apply to a hybrid IC type STR-G6351 for switching regulators.

2. 概要

Outline

種 別 Type	構 造 Structure	用 途 Application
ハイブリッドIC Hybrid IC	樹脂封止型 (トランスファーモールド) Plastic mold package (Transfer mold)	スイッチングレギュレータ Switching regulators

3. 外 観

Appearance

3-1 外 観

Appearance

本体は、汚れ、キズ、キレツ等なく美麗であること。
The body shall be clean and shall not bear any stain, rust or flaw.

3-2 外形と寸法

Outline and dimensions

ピン配置、外形、寸法は本書2頁参照のこと。
Refer to pages 2 for pin layout, outline and dimensions.

3-3 表 示

Marking

表示は本体に、品名及びロット番号を、明瞭かつ容易に消えぬようレーザー又は白インクで捺印すること。

The type number and lot number shall be marked on the body by laser or in white liquid which shall no be unreadable easily.

作成日 : June / 22 / 2000
DATE of PROCESSING

作成 : *Toshinobu Kosuge*
PREPARED BY T. KOSUGE *June 23 2000*

審査 : *Tetsuo Bannai*
CHECKED BY T. BANNAI *Jun 23 2000*

承認 : *Mitsuo Ueki*
APPROVED BY M. UEKI *Jun 28 2000*

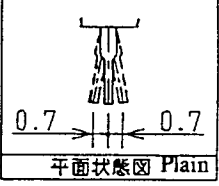
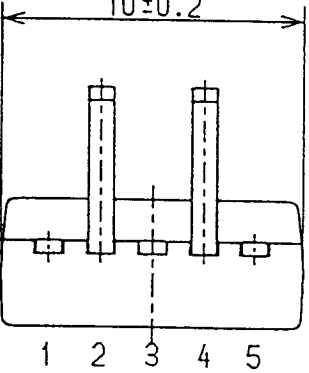
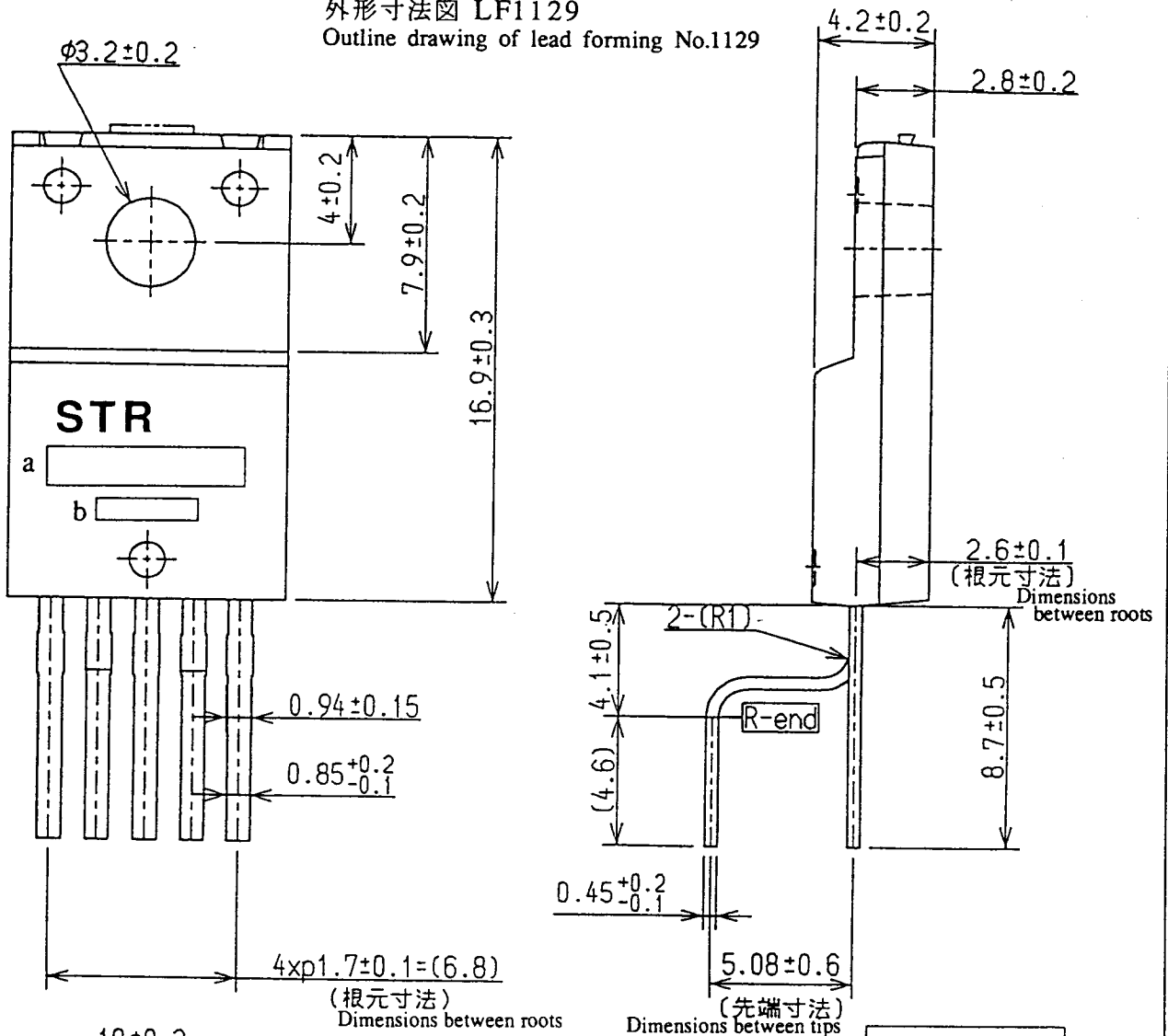
半導体本部技術統括応用技術一部
APPLICATION ENGINEERING SEMICONDUCTOR DIVISION

仕様書番号
SPECIFICATION NUMBER

SSE-21874

1 / 16

外形寸法図 LF1129
Outline drawing of lead forming No.1129



- a. 品名標示 G6351
Type Number
- b. ロット番号
Lot Number
- 第1文字 西暦年号下一桁
1st letter The last digit of year
- 第2文字 月
2nd letter Month
- 1~9月: アラビア数字
10月: O
11月: N
12月: D
- (1 to 9 for Jan. to Sept.,
O for Oct. N for Nov. D for Dec.)
- 第3,4文字 製造日
3rd & 4th letter Day
- 01-31 アラビア数字
Arabic Numerical

端子の材質: Cu
端子の処理: Niメッキ+半田ディップ
Material of terminal: Cu
Treatment of terminal: Ni plating+solder dip

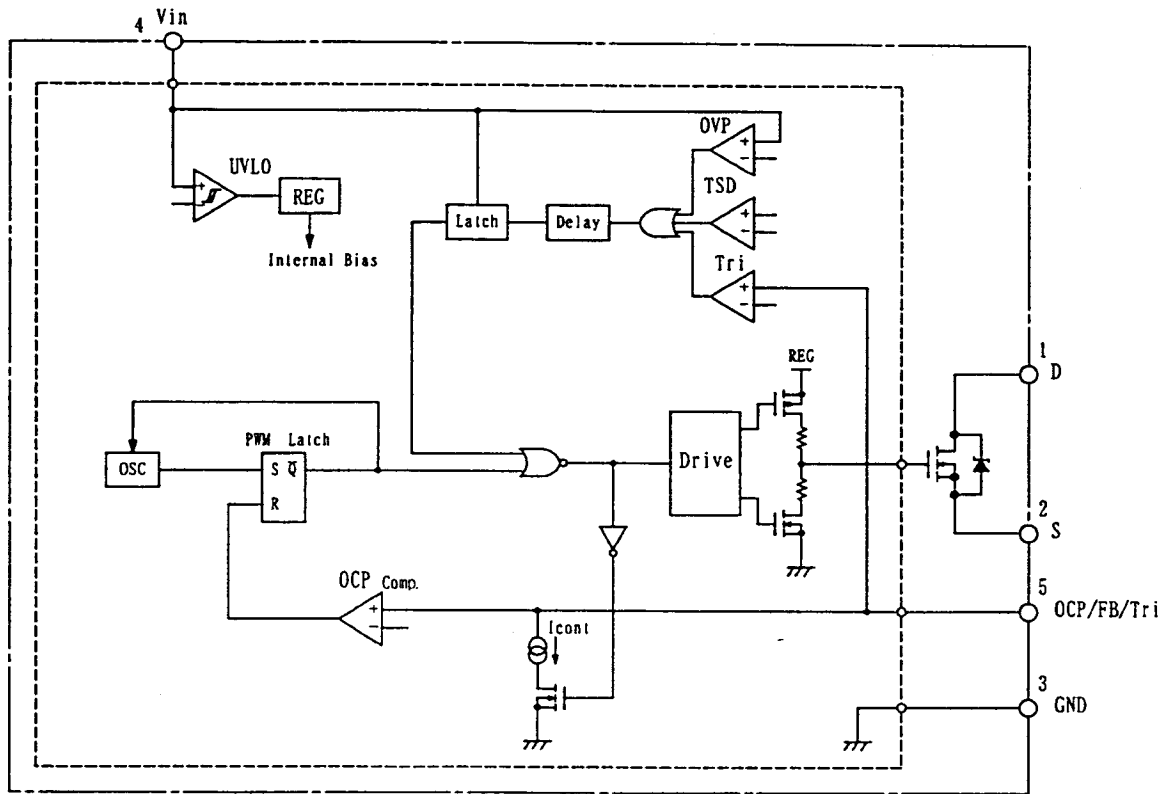
製品質量: 約2.3g
Weight: Approx. 2.3g

単位: mm
Dimensions in mm

注記) ----- 部は高さ0.3maxのゲートバリ発生箇所を示す。
Note) ----- denotes the location where gate burr of 0.3mm max is produced.

図番: TG3A-1128
DWG.No.TG3A-1128

4. STR-G6351ブロックダイアグラム
Block Diagram



各端子機能
Function of Terminal

端子番号 Terminal No	記号 Symbols	名称 Description	機能 Functions
1	D	ドレイン端子 Drain terminal	MOS FET ドレイン MOS FET drain
2	S	ソース端子 Source terminal	MOS FET ソース MOS FET source
3	GND	グランド端子 Ground terminal	グランド Ground
4	VIN	電源端子 Power supply terminal	制御回路電源入力 Input of power supply for control circuit
5	O.C.P/F.B/Tri	過電流/フィードバック/ ラッチトリガー端子 Overcurrent / Feedback / Latch trigger terminal	過電流検出信号 / 定電圧制御信号 / ラッチ回路動作信号入力 Input of overcurrent detection signal / constant voltage control signal / latch circuit operation signal

その他機能
Other Functions

記号 Symbols	機能 Functions
O.V.P	過電圧保護回路 Overvoltage protection circuit
T.S.D	過熱保護回路 Thermal shutdown circuit

5. 電気的特性
Electrical Characteristics

5-1 絶対最大定格 (Ta=25°C)
Absolute Maximum Ratings (Ta=25°C)

項目 Parameter	端子 Terminal	記号 Symbol	規格値 Ratings	単位 Unit	備考 Note
ドレイン電流 Drain current	1 - 2	I_{Dpeak} ※1	6.8	A	シングルパルス Single Pulse
最大スイッチング電流 Maximum switching current	1 - 2	$I_{D MAX}$ ※5	2.7	A	V2-3=0.82V Ta=-20~+125°C
アバランシェエネルギー耐量 Single pulse avalanche energy	1 - 2	E_{AS} ※2	92	mJ	シングルパルス Single Pulse VDD=99V, L=20mH IL peak=2.8A
制御部電源電圧 Input voltage for control part	4 - 3	VIN	35	V	
O.C.P/F.B/Tri端子電圧 O.C.P/F.B/Tri terminal voltage	5 - 3	V _{th}	6	V	
MOS FET部許容損失 Power dissipation for MOS FET	1 - 2	P_{D1} ※3	24	W	無限大放熱器にて With infinite heatsink
			1.5		放熱器無し Without heatsink
制御部許容損失 (MIC) Power dissipation for control part (MIC)	4 - 3	P_{D2} ※4	0.14	W	V _{IN} × I _{IN} にて規定 Specified by V _{IN} × I _{IN}
動作時内部フレーム温度 Internal frame temperature in operation	—	T _F	-20 ~ +125	°C	推奨動作温度参照 Refer to recommended operating temperature
動作周囲温度 Operating ambient temperature	—	T _{Op}	-20 ~ +125	°C	※6
保存温度 Storage temperature	—	T _{stg}	-40 ~ +125	°C	
チャンネル温度 Channel temperature	—	T _{ch}	+150	°C	

※1 MOS FET A.S.O.曲線参照
Refer to MOS FET ASO curve

※2 MOS FET Tch-EAS 曲線参照
Refer to MOS FET Tch-EAS curve

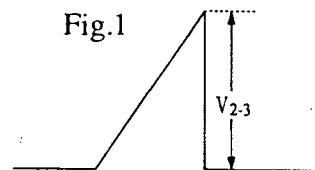
※3 MOS FET Ta-PD1 曲線参照
Refer to MOS FET Ta - PD1 curve

※4 MIC TF-PD2 曲線参照
Refer to TF - PD2 curve

※5 最大スイッチング電流について
Maximum switching current

最大スイッチング電流とはIC内部のドライブ電圧とMOS FETのV_{th}により決定するドレイン電流です。パターンの引き回しにより2番端子-3番端子間に電圧降下が発生し、Fig.1のV₂₋₃によって最大スイッチング電流は低下しますので、最大スイッチング電流デレーティング曲線を参照の上この値以下で御使用下さい。

The maximum switching current is a Drain current determined by the drive voltage of the IC and threshold voltage (V_{th}) of MOS FET. Therefore, in the event that voltage drop occurs between No.2 and No.3 terminals due to patterning, the maximum switching current decreases as shown by V₂₋₃ in Fig.1. Accordingly please use this device within the decreased value, referring to the derating curve of the maximum switching current.



※6 この製品は、MOS FETチャンネル温度及びMICジャンクション温度により製品の寿命が決定されますので、使用の際は寿命曲線により各素子の温度を決定して下さい。

The device's life time depend on its MOS FET Channel Temperature and MIC junction Temperature; therefore, temperature of each element has to be decided according to Life-time Curve.

5-3 制御部電気的特性

Electrical Characteristics for Control Part

特記なき場合の条件 VIN=20V (Ta=25°C)

VIN=20V (Ta=25°C), unless otherwise specified

項目 Parameter	端子 Terminal	記号 Symbol	規格値 Rating			単位 Unit	測定条件 Measurement condition
			MIN	TYP	MAX		
動作開始電源電圧 Operation start voltage	4-3	VIN(ON)	15.8	17.6	19.4	V	P.9 参照 Refer to page9
動作停止電源電圧 ※7 Operation stop voltage	4-3	VIN(OFF)	9.1	10.1	11.1	V	
動作時回路電流 Circuit current in operation	4-3	IIN(ON)	—	—	5	mA	
非動作時回路電流 Circuit current in non-operation	4-3	IIN(OFF)	—	—	50	μA	
最大OFF時間 Maximum OFF time	—	TOFF(MAX)	12	15	18	μsec	
O.C.P/F.B/Tri端子しきい電圧1 O.C.P/F.B/Tri terminal threshold voltage 1	5-3	Vth(1)	0.70	0.76	0.82	V	
O.C.P/F.B/Tri端子しきい電圧2 O.C.P/F.B/Tri terminal threshold voltage 2	5-3	Vth(2)	1.3	1.5	1.7	V	
O.C.P/F.B/Tri端子引き抜き電流 O.C.P/F.B/Tri terminal extraction current	5-3	IO.C.P/F.B/Tri	0.7	0.8	0.9	mA	
O.V.P動作電源電圧 O.V.P operation voltage	4-3	VIN(OVP)	23.2	25.5	27.8	V	
ラッチ回路保持電流 ※8 Latch circuit sustaining current	4-3	IIN(H)	—	—	70	μA	
ラッチ回路解除電源電圧 ※7,8 Latch circuit release voltage	4-3	VIN(La.OFF)	7.9	—	10.5	V	
熱保護動作温度 Thermal shutdown operating temperature	—	Tj(TSD)	135	—	—	°C	—

※7 個々の製品についてはVIN(OFF)>VIN(La.OFF)の関係が成り立つ。

The relation of VIN(OFF)>VIN(La.OFF) is applied for each product.

※8 ラッチ回路とは、O.V.P,T.S.D,Triにより動作する回路を示す。

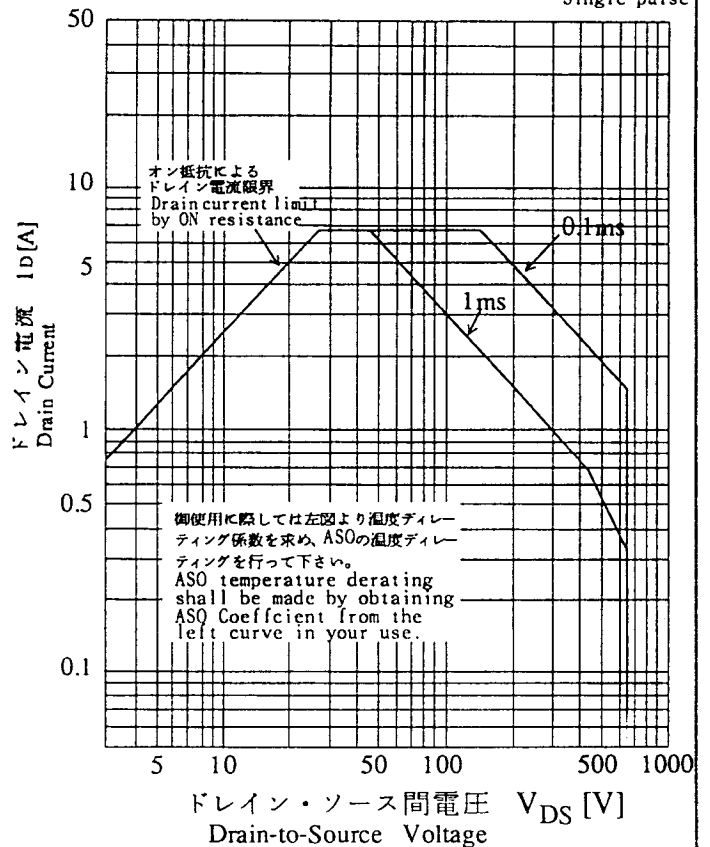
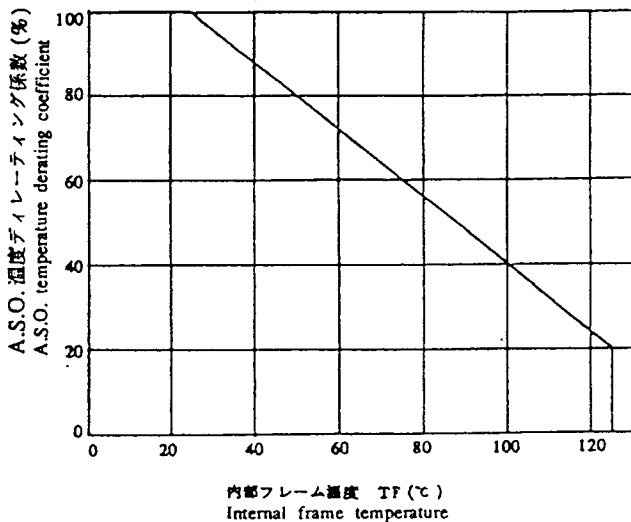
The latch circuit means a circuit operated O.V.P, T.S.D. and Tri.

5-4 MOS FET部電気的特性 (Ta=25°C)
Electrical Characteristics of MOS FET (Ta=25°C)

項目 Parameter	端子 Terminal	記号 Symbol	規格値 Rating			単位 Unit	測定条件 Measurement condition
			MIN	TYP	MAX		
ドレイン・ソース間電圧 Drain-to-Source breakdown voltage	1-2	VDSS	650	—	—	V	P.9 参照 Refer to page9
ドレイン漏れ電流 Drain leakage current	1-2	IDSS	—	—	300	μA	
ON抵抗 On-resistance	1-2	RDS(ON)	—	—	3.95	Ω	
スイッチング・タイム Switching time	1-2	tf	—	—	250	nsec	
熱抵抗 Thermal resistance	—	θ ch-F	—	—	2.4	°C/W	チャンネル 内部フレーム間 Between channel and internal frame

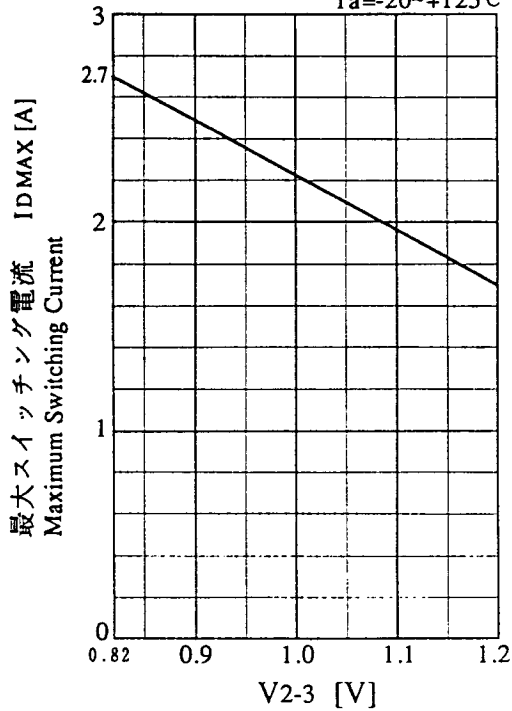
STR-G6351
MOS FET A.S.O. 曲線
curve Ta=25°C
シングルパルス
Single pulse

STR-G6351
A.S.O. 温度ディレーティング係数曲線
A.S.O. temperature derating coefficient curve



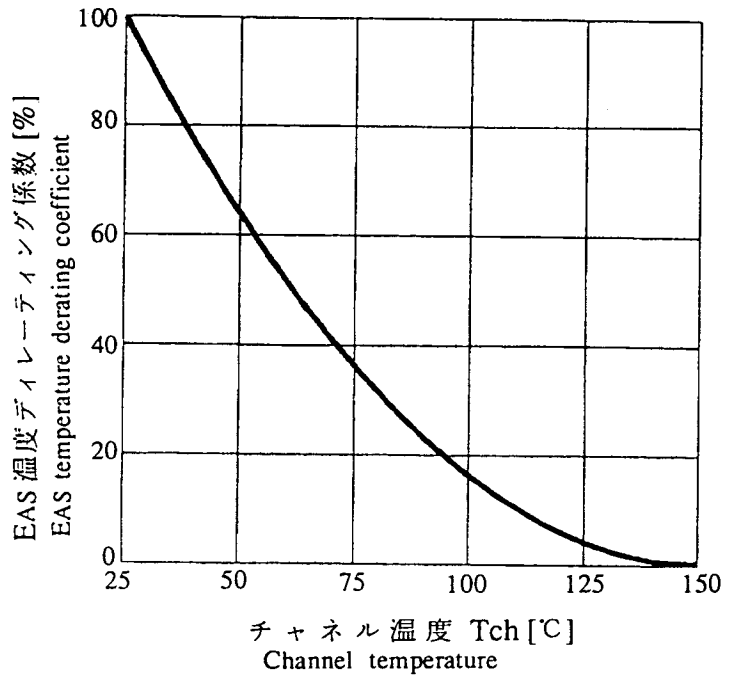
STR-G6351

最大スイッチング電流ディレーティング曲線
Maximum Switching current derating curve
Ta=-20~+125°C



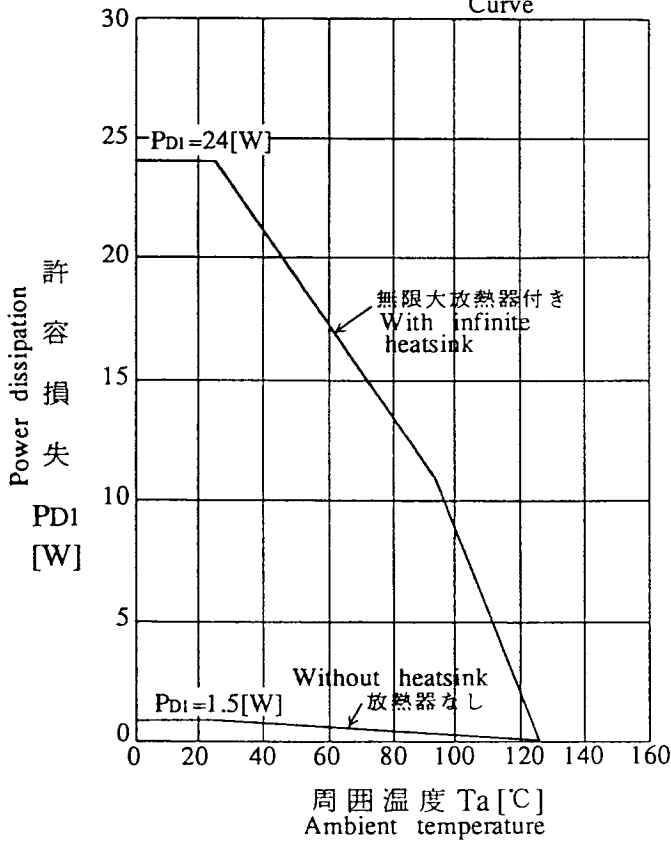
STR-G6351

アバランシェエネルギー耐量ディレーティング曲線
Avalanche energy derating curve



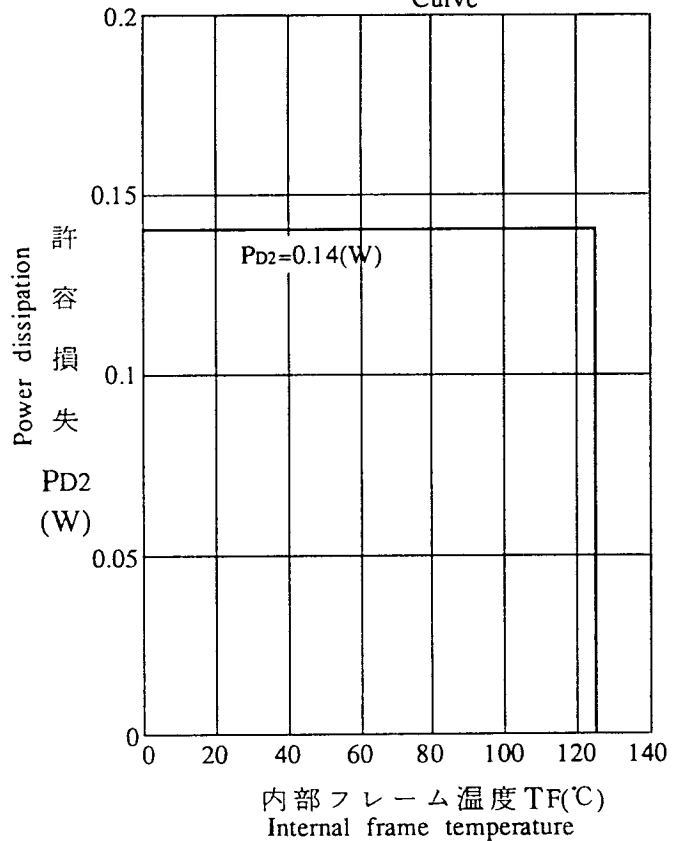
STR-G6351

MOS FET Ta-PD1 曲線
Curve

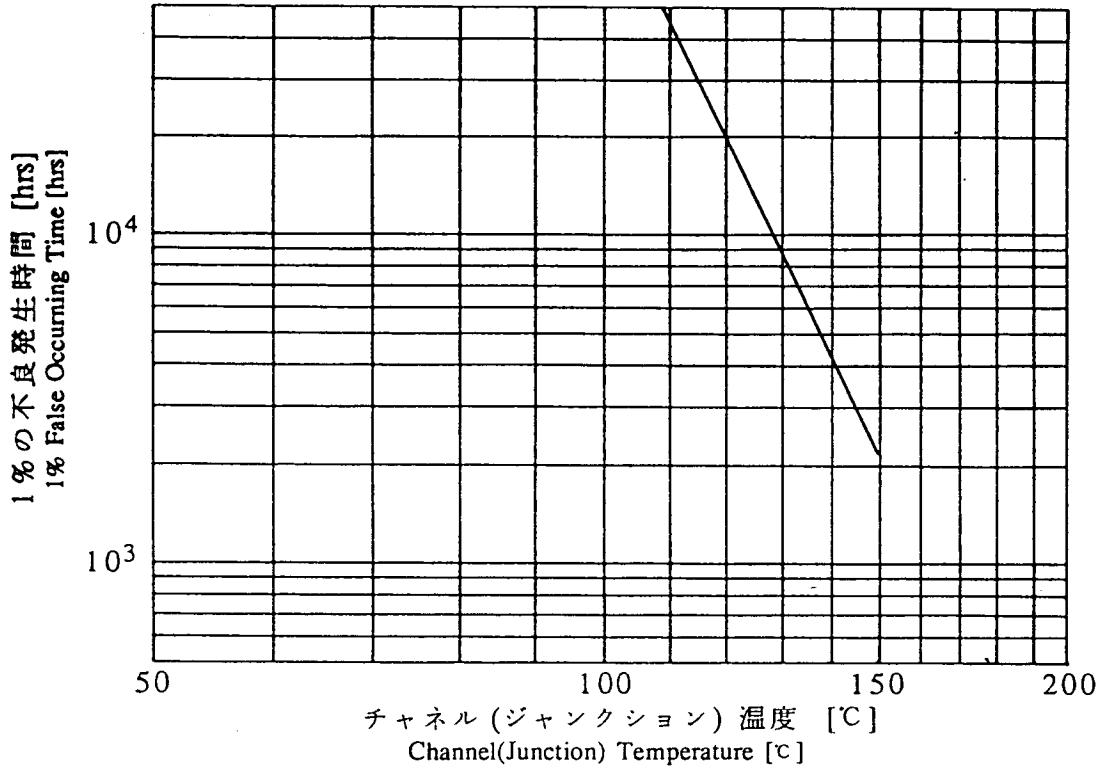


STR-G6351

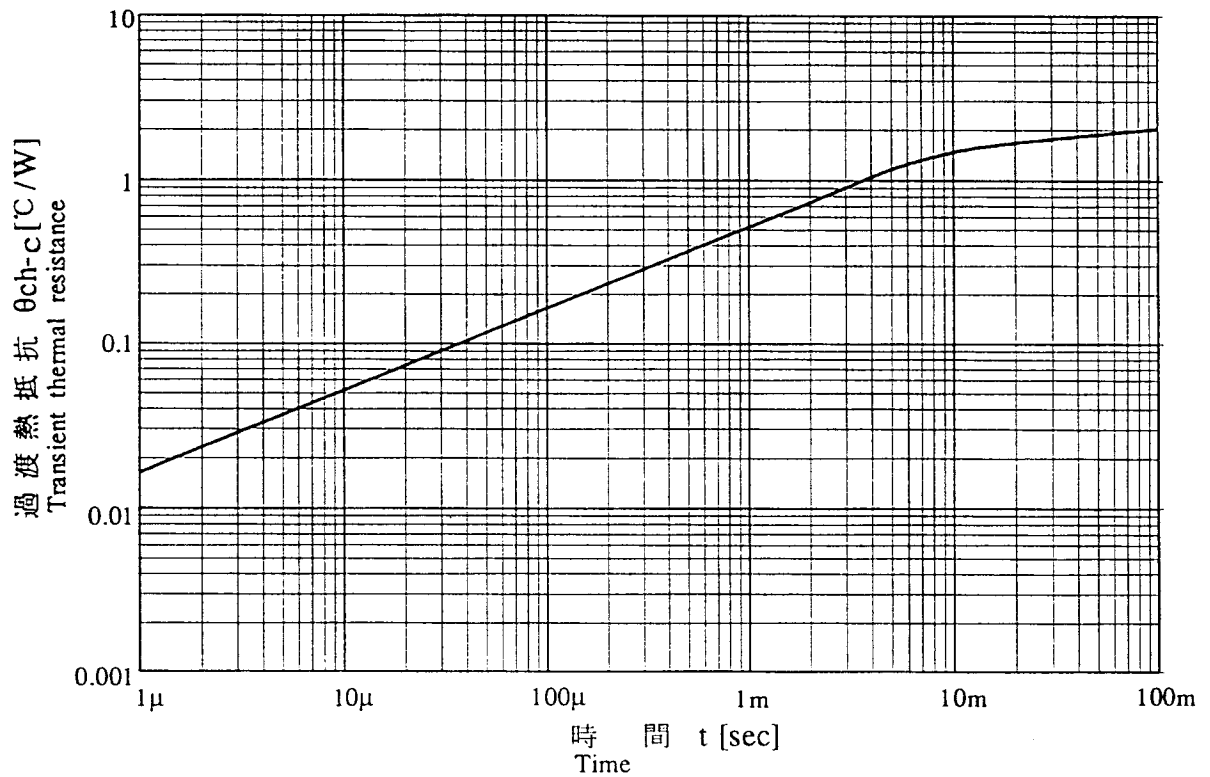
MIC TF-PD2 曲線
Curve



STR-G6351
 寿命曲線
 Life-Time Curve



STR-G6351
 過渡熱抵抗曲線
 Transient thermal resistance curve

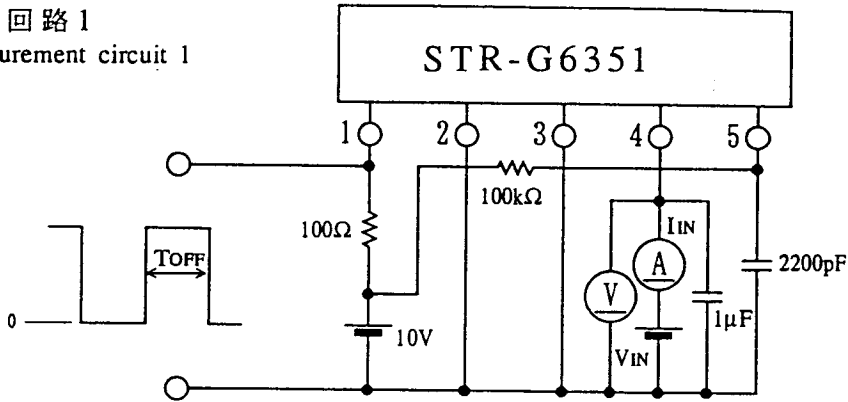


5-5 測定条件
Measurement Conditions

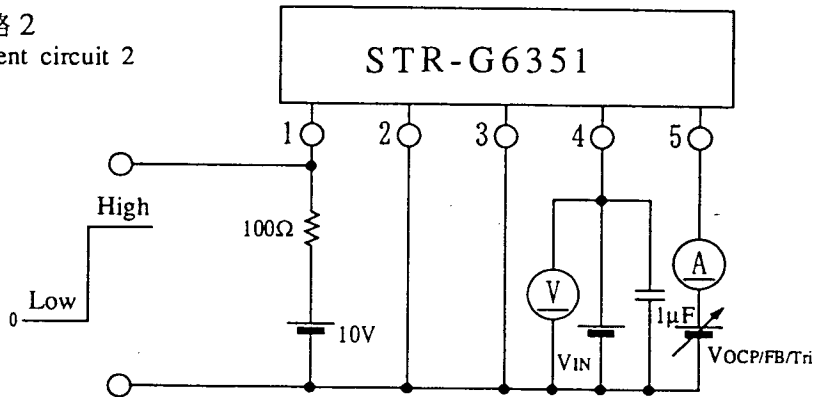
項目 Parameter	測定回路 Measurement circuit	V _{IN} [V]	測定条件 Measurement conditions
動作開始電源電圧 Operation start voltage	測定回路1 Measurement circuit 1	0→15.8~19.4	発振開始電源電圧で規定 To be specified by operation start voltage
動作停止電源電圧 Operation stop voltage		19.4→11.1~9.1	発振停止電源電圧で規定 To be specified by oscillation stop voltage
動作時回路電流 Circuit current in operation		20	発振動作時、電源端子流入電流 In-flow current into power supply terminal at oscillation start
非動作時回路電流 Circuit current in non-operation		0→15	発振動作開始前、電源端子流入電流 In-flow current into power supply terminal prior to oscillation
最大OFF時間 Maximum OFF time		20	1-3端子間波形High期間 While waveform between terminals 1 and 3 is high
O.C.P/F.B/Tri端子しきい電圧1 O.C.P/F.B/Tri terminal threshold voltage 1	測定回路2 Measurement circuit 2	20	1-3端子間波形がLowからHighに切り替わるO.C.P/F.B/Tri端子電圧 O.C.P/F.B terminal voltage where waveform between terminals 1 and 3 is switched from low to high
O.C.P/F.B/Tri端子しきい電圧2 O.C.P/F.B/Tri terminal threshold voltage 2	測定回路3 Measurement circuit 3	20	V _{th} 電圧を0.82Vから徐々に上げていき、発振が停止するV _{th} 電圧 V _{th} voltage which raises V _{th} voltage from 0.82V gradually, and an oscillation stops
O.V.P動作電源電圧 O.V.P operation voltage	測定回路1 Measurement circuit 1	0→23.2~27.5	発振停止電源電圧で規定 To be specified by oscillation stop power supply voltage
ラッチ回路保持電流 Latch circuit sustaining current		27.5→ (V _{IN} (OFF)-0.3V)	OVP動作後 V _{IN} =V _{IN} (OFF)-0.3V時電源端子に流入する電流 In-flow current into power terminal at V _{IN} =V _{IN} (OFF)-0.3V after OVP operation
ラッチ回路解除電源電圧 Latch circuit release voltage		27.5→ 10.5~7.9	OVP動作後 I _{IN} ≤20μAとなる電源電圧 Power supply voltage with I _{IN} ≤20μA after OVP operation
O.C.P端子引き抜き電流 O.C.P terminal extraction current	測定回路2 Measurement circuit 2	20	V _{OCP} =1.0V時OCP端子に流入する電流 In-flow current into O.C.P terminal a V _{OCP} =1.0V
ドレイン・ソース間電圧 Drain-to-Source voltage	測定回路4 Measurement circuit 4	—	I _D =300μA , V ₃₋₂ =0V(short)
ドレイン漏れ電流 Drain leakage current		—	V _{DS} =650V , V ₃₋₂ =0V(short)
ON抵抗 On-resistance		—	V ₃₋₂ =10V , I _D =0.6A
スイッチング・タイム Switching time	測定回路5 Measurement circuit 5	20	測定回路5参照 Refer to measurement circuit 5
アバランシェ・エネルギー耐量 Single pulse avalanche energy	測定回路6 Measurement circuit 6	20	測定回路6参照 Refer to measurement circuit 6

※ 発振動作は1-3端子間矩形波にて規定
Oscillating operation to be specified by rectangular wave between terminals 1 and 3.

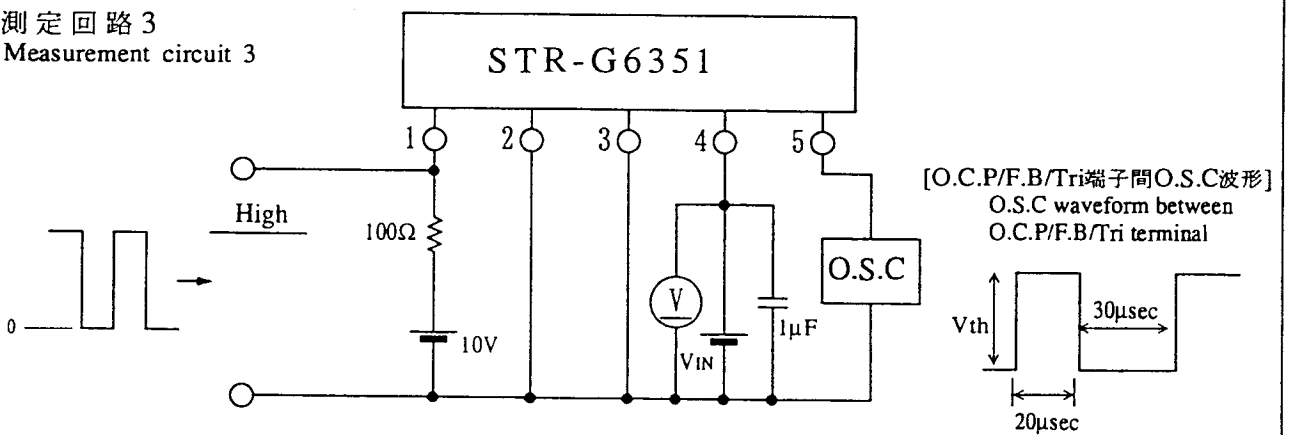
測定回路1
Measurement circuit 1



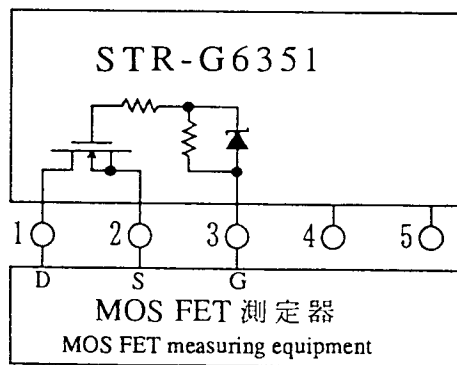
測定回路2
Measurement circuit 2



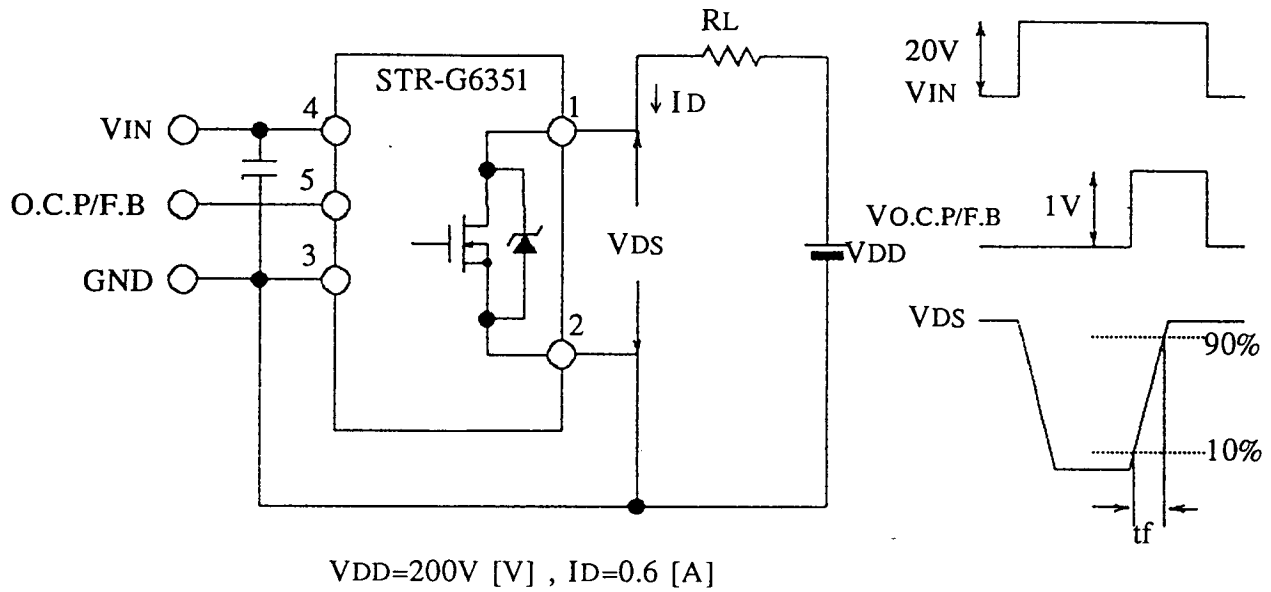
測定回路3
Measurement circuit 3



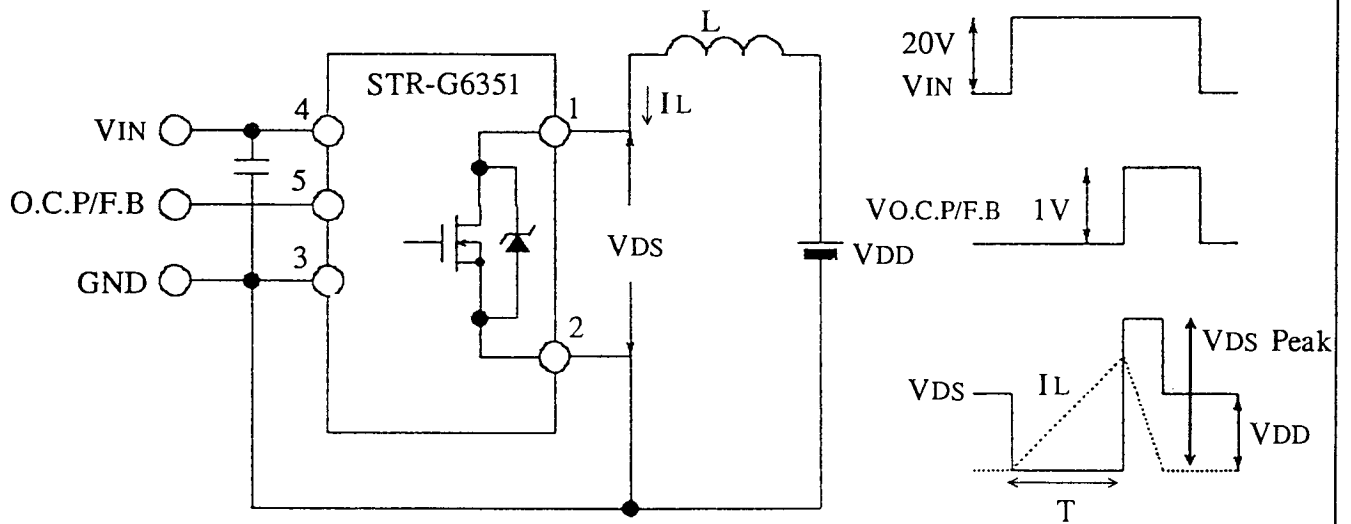
測定回路4
Measurement circuit 4



測定回路5 スイッチングタイム測定方法
Measurement circuit 5 Method of measuring switching time.



測定回路6 アバランシェエネルギー耐量測定方法
Measurement circuit 6 Method of measuring avalanche energy.



T : IL Peak=2.8Aとなる様調整
To be adjusted for IL Peak=2.8A

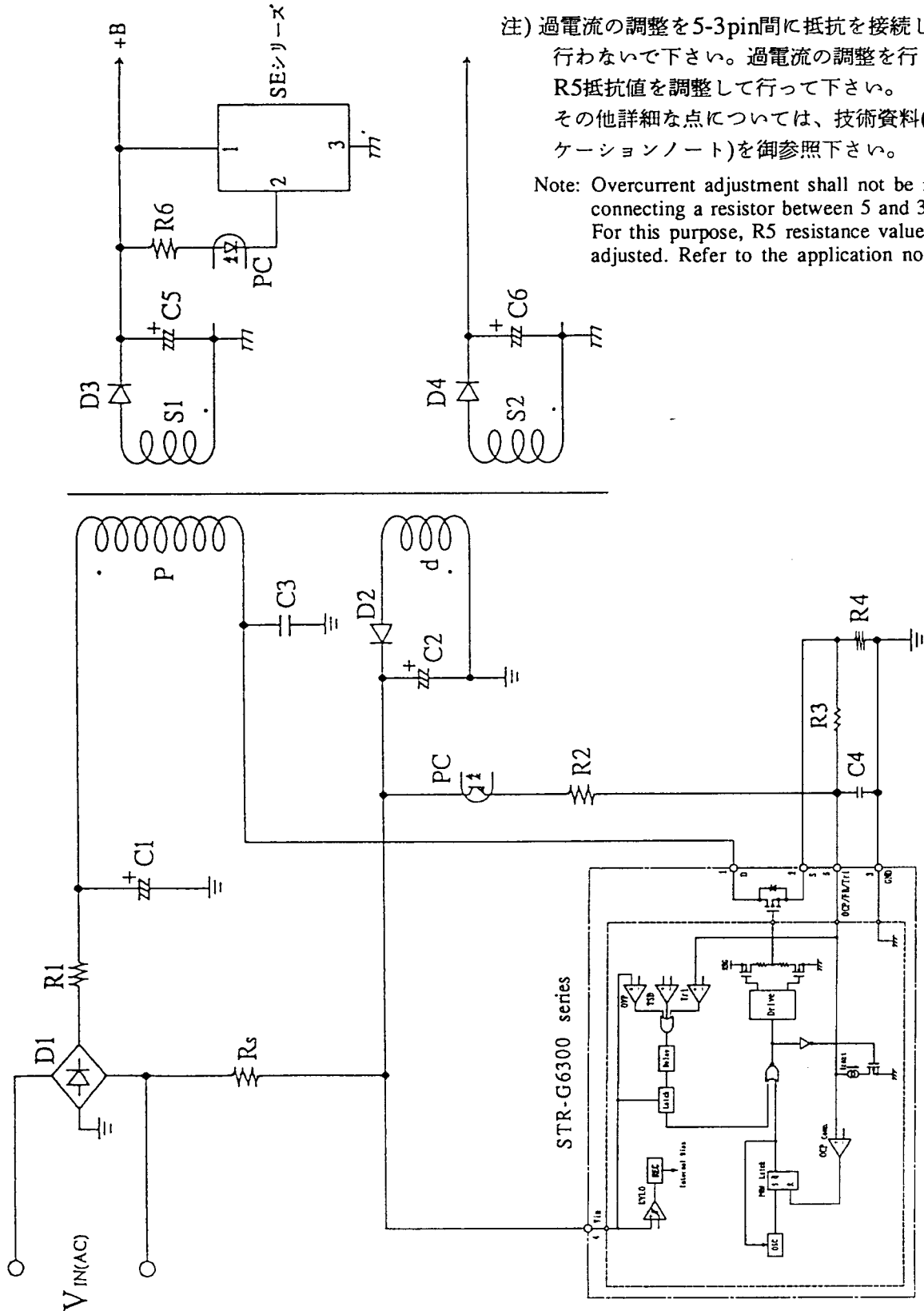
アバランシェエネルギー耐量 EAS計算式
Equation for calculation of avalanche energy EAS

$$E_{AS} = \frac{1}{2} \cdot L \cdot (IL \text{ Peak})^2 \cdot \frac{V_{DS \text{ Peak}}}{V_{DS \text{ Peak}} - V_{DD}}$$

STR-G6300 シリーズ 応用回路例
STR-G6300 series application circuit

注) 過電流の調整を5-3pin間に抵抗を接続して行わないで下さい。過電流の調整を行う時は、R5抵抗値を調整して行って下さい。その他詳細な点については、技術資料(アプリケーションノート)を御参照下さい。

Note: Overcurrent adjustment shall not be made by connecting a resistor between 5 and 3 pins. For this purpose, R5 resistance value shall be adjusted. Refer to the application note.



□ STR-G6351 梱包形態

Packing of STR-G6351

1. 最小荷姿

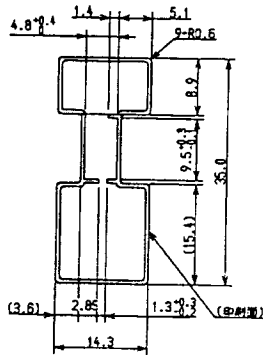
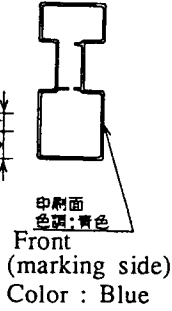
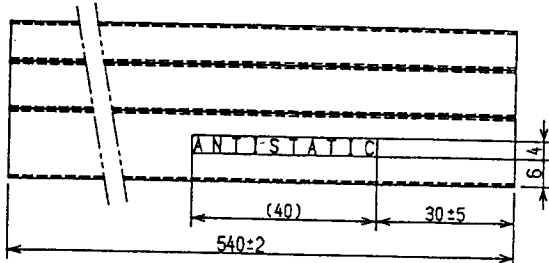
Minimum type of packing

1-1 スティック スティック型式 …… FM-205 E

Stick : stick type FM-205 E

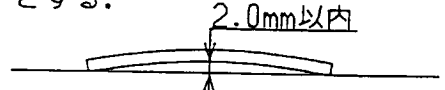
1-2 収納数 50個/1 スティック

Capacity : 50pcs per stick



注記

- 1) 製品の肉厚は 0.6 ± 0.3 とする。
- 2) ソリは寸法に対して2.0mm以内とする。
- 3) 指示なき寸法公差は、すべて ± 0.4 とする。
- 4) 印刷の色調は青色とする。
- 5) 材質: 硬化塩化ビニル(PVC): 透明
- 6) 表面処理は帯電防止処理とする。



Note

- 1) Product thickness : $0.6\text{mm} \pm 0.3$
- 2) Warp within 2mm from L-shape dimensions
- 3) Tolerance : ± 0.4 unless otherwise specified
- 4) Letters to be printed in blue
- 5) Stick material : Hardened polyvinyl
- 6) Coating : Anti-static coat

2. 単位毎荷姿

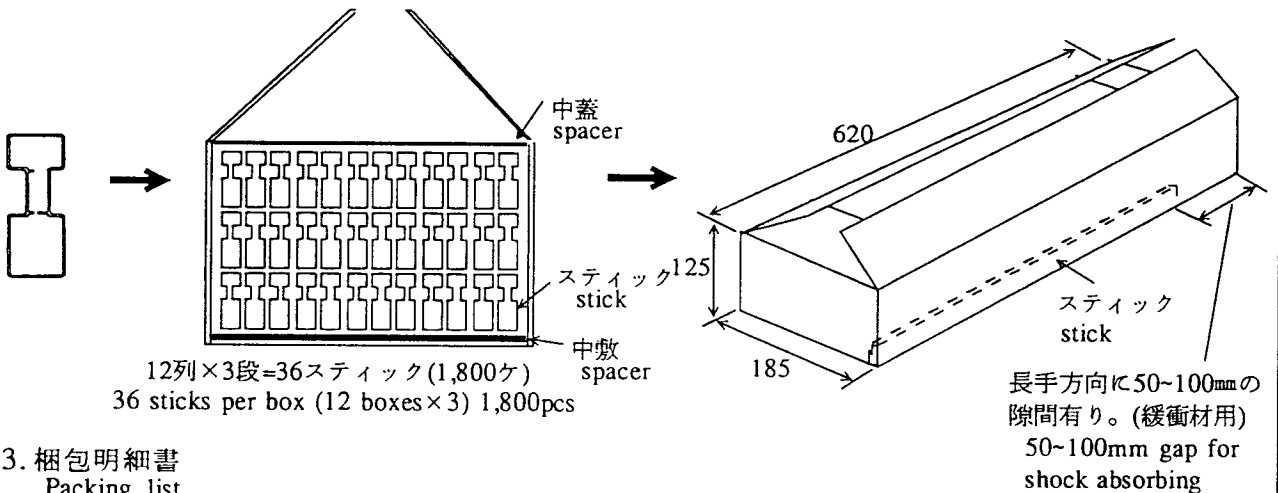
Stick packing

2-1 梱包材 ダンボール箱

Packing material : Cardboard box

2-2 収納数 上記スティックを12列3段(36スティック)収納

Capacity : 36 sticks per box (12 boxes×3)



3. 梱包明細書

Packing list

各单位毎の梱包箱外側に「梱包明細書」を添付する。

To be attached to the outside of the box.

⚠ 使用上の注意 CAUTION / WARNING

保管環境、特性検査上の取扱い方法によっては信頼度を損なう要因となりますので、注意事項に留意されますようお願いいたします。

Since reliability can be affected adversely by improper storage environment and handling methods during Characteristic tests, please observe the following cautions.

**(1) 保管上の注意事項
Cautions for Storage**

- 保管環境は、常温(5~35℃)、常湿(40~75%)中が望ましく、高温多湿や温湿度変化の大きな場所を避けてください。
Ensure that storage conditions comply with the standard temperature (5 to 35℃) and the standard relative humidity (around 40 to 75%) and avoid storage locations that experience extreme changes in temperature or humidity.
- 腐食性ガス等の有毒ガスが発生しない塵埃の少ない場所で直射日光を避けてください。
Avoid locations where dust or harmful gases are present and avoid direct sunlight.
- 長期保管したものは、使用前に半田付け性やリードの錆等について再点検してください。
Reinspect for rush in leads and solderability that have been stored for a long time.

**(2) 特性検査、取り扱い上の注意事項
Cautions for characteristic Tests and Handling**

- 受入検査等で特性検査を行う場合は、測定器からのサージ電圧の印加、端子間ショートや誤接続等に十分ご注意ください。また定格以上の測定は避けてください。
When characteristic tests are carried out during inspection testing and other standard tests periods, protect the Power MOS FETs from surge of power from the testing device, shorts between the Power MOS FETs and the heatsink.

**(3) 放熱用シリコングリースをご使用の際の注意
Remarks in using silicone grease for a heatsink**

- 本製品を放熱板に取付けシリコングリースをご使用する際は、均一に薄く塗布して下さい。必要以上に塗布することは、無理な応力を加えることとなります。
When silicone grease is used in mounting this product on a heatsink, it shall be applied evenly and thinly. If more silicone grease than required is applied, it may produce forced stress.
- 揮発性の放熱用シリコングリースは長時間経過しますとヒビ割れが生じ、放熱効果を悪化させます。稠度の小さい(固い)放熱用シリコングリースは、ビス止め時にモールド樹脂クラックの原因となります。
Volatile type silicone grease may produce cracks after elapse of long term, resulting in reducing heat radiation effect.
Silicone grease with low consistency (hard grease) may cause cracks in the mold resin when screwing the product to a heatsink.

弊社では、寿命に影響を与えない下記の放熱用シリコングリースを推奨しております。

Our recommended silicone grease for heat radiation purpose which will not cause any adverse effect on the product life is indicated below:

品名 Type	メーカー名 Suppliers
G746	信越化学工業(株) Shin-Etsu Chemical Co., Ltd.
YG6260	東芝シリコン(株) Toshiba Silicone Co., Ltd.
SC102	東レ・ダウコーニング・シリコン(株) Dow Corning Toray Silicone Co., Ltd.

(4) 推奨動作温度

Recommended operating temperature

動作時内部フレーム温度 $T_F=115[^\circ\text{C}]$ MAX.Inner frame temperature in operation $T_F=115[^\circ\text{C}]$ MAX.

(5) 推奨締付けトルク

Recommended Screw Torque

0.588~0.785[N·m] (6~8[kgf·cm])

(6) 半田付け温度について

Soldering Temperature

- 半田付けの際は、下記条件以内で出来るだけ短時間に作業をするよう、ご配慮ください。

When soldering the products, please be sure to minimize the working time, within the following conditions.

- $260 \pm 5^\circ\text{C}$ 10 sec.
- $350 \pm 5^\circ\text{C}$ 3 sec. (半田ごて)
Soldering iron

(at a distance of 1.5mm from the main body of the Products)

(7) 静電気破壊防止のための取扱い注意

Considerations to protect the Products from Electrostatic Discharge

- デバイスを取り扱う場合は、人体アースを取ってください。人体アースはリストストラップ等を用い、感電防止のため、 $1\text{M}\Omega$ の抵抗を人体に近い所へ入れてください。
When handling power MOS FETs device, operator must be grounded. Grounded wrist straps be worn and should have at least $1\text{M}\Omega$ of resistance near operators to ground to prevent shock hazard.
- デバイスを取り扱う作業台は導電性のテーブルマットやフロアマット等を敷きアースを取ってください。
Work benches where the devices are handled should be grounded and be provided with conductive table and floor mats.
- カーブトレーサなどの測定器を使う場合、測定器もアースを取ってください。
When using measuring equipment such as a curve tracer, the equipment should also be grounded.
- 半田付けをする場合、半田ごてやディップ槽のリーク電圧がデバイスに印加されるのを防ぐため、半田ごての先や、ディップ槽をアースしてください。
When soldering the devices, the head of a soldering iron or a solder bath must be grounded in order to prevent leak voltage generated by them from being applied to the devices.
- デバイスを入れる容器は、弊社出荷時の容器を用いるか、導電性容器やアルミ箔等で静電対策をしてください。
The devices should always be stored and transported in our shipping containers or conductive containers, or be wrapped up in aluminum foil.

(8) その他
Others

- 本書に記載されている動作例及び回路例は、使用上の参考として示したもので、これらに起因する当社もしくは第三者の工業所有権、知的所有権、その他の権利の侵害問題について当社は一切責任を負いません。

Application and operation examples described in this document are quoted for the sole purpose of reference for the use of the products herein and Sanken can assume no responsibility for any infringement of industrial property rights, intellectual property rights or any other rights of Sanken or any third party which may result from its use.

- 本書に記載されている製品をご使用の場合は、これらの製品と目的物との組み合わせについて使用者の責任に於いて検討・判断を行って下さい。

When using the products herein, the applicability and suitability of such products for the intended purpose object shall be reviewed at the users responsibility.

- 当社は品質、信頼性の向上に努めていますが、半導体製品では、ある確率での欠陥、故障の発生は避けられません。部品の故障により結果として、人身事故、火災事故、社会的な損害を発生させないよう、使用者の責任に於いて、装置やシステム上で十分な安全設計及び確認を行って下さい。

Although Sanken undertakes to enhance the quality and reliability of its products, the occurrence of failure and defect of semiconductor products at a certain rate is inevitable.

Users of Sanken products are requested to take, at their own risk, preventative measures including safety design of the equipment or systems against any possible injury, death, fires or damages to the society due to device failure or malfunction.

- 本書に記載されている製品は、一般電子機器(家電製品、事務機器、通信端末機器、計測機器など)に使用されることを意図しております。

高い信頼性が要求される装置(輸送機器とその制御装置、交通信号制御装置、防災・防犯装置、各種安全装置など)への使用をご検討の際には、必ず当社販売窓口へご相談及び納入仕様書への記載をお願いします。

極めて高い信頼性が要求される装置(航空宇宙機器、原子力制御、生命維持のための医療機器など)には当社の文書による合意がない限り使用しないで下さい。

Sanken products listed in this document are designed and intended for the use as components in general purpose electronic equipment or apparatus (home appliances, office equipment, telecommunication equipment, measuring equipment, etc.).

When considering the use of Sanken products in the applications where higher reliability is required (transportation equipment and its control systems, traffic signal control systems or equipment, fire/crime alarm systems, various safety devices, etc.), please contact your nearest Sanken sales representative to discuss and obtain written confirmation of your specifications.

The use of Sanken products without the written consent of Sanken in the applications where extremely high reliability is required (aerospace equipment, nuclear power control systems, life support systems, etc.) is strictly prohibited.

- 本書に記載された製品は耐放射線設計をしておりません。

Anti radioactive ray design is not considered for the products listed herein.